

(19)日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出願公開番号

特開平6-260532

(43)公開日 平成6年(1994)9月16日

技術表示箇所

(51)Int.Cl.

H01L 21/60

特許記号

311 S 6918-4M

庁内整理番号

F1

審査請求 未請求 請求項の数 4 FD (全 5 頁)

(21)出願番号

特願平5-70958

(22)出願日

平成5年(1993)3月5日

(71)出願人

000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者

石川 夏也

東京都品川区北品川6丁目7番35号 ソニ

ー株式会社内

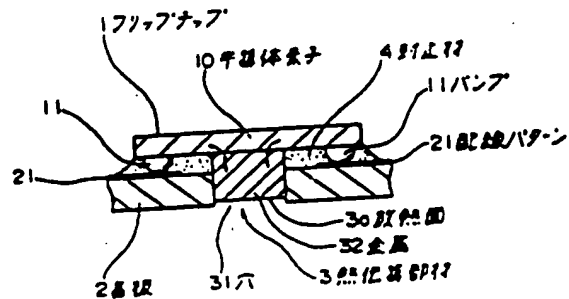
(74)代理人 弁理士 船橋 國則

(54)【発明の名称】 フリップチップの接続構造

(57)【要約】

【目的】 薄型化を損なうことなく放熱効果の高いフリップチップの接続構造を提供すること。

【構成】 フリップチップ1を基板2にバンパ11を介して接続する構造で、フリップチップ1の位置に対応する基板2に穴31を開けて金属32を充填した熱伝導部材3を設け、その一端側をフリップチップ1と接触し、他端側を基板2の裏面側に露出させて放熱面3aとした。また、基板2に設けた貫通孔に金属32を充填して熱伝導路を形成し、基板2の裏面側に熱伝導路と接続する放熱用パターンを設け、フリップチップ1に熱伝導用バンパを設けてパッドを介して熱伝導路と接続する。



本発明を説明する概略断面図

## 【特許請求の範囲】

【請求項1】 配線パターンが設けられた基板の表面にバンパを介してフリップチップを接続する構造におい

て、

前記フリップチップの位置に対応する前記基板には、穴

に金属が充填された熱伝導部材が設けられ、

前記熱伝導部材の一端側が該フリップチップと接触し、

かつ、他端側が放熱面として前記基板の裏面側に露出していることを特徴とするフリップチップの接続構造。

【請求項2】 前記基板の裏面側には放熱用パターンが設けられており、

前記放熱用パターンと前記熱伝導部材の放熱面とが接続されていることを特徴とする請求項1記載のフリップチップの接続構造。

【請求項3】 表面に配線パターンが設けられた基板と、

前記配線パターンと接続するためのバンパが形成されたフリップチップとを接続する構造であって、

前記フリップチップの位置に対応する前記基板には、貫

通孔に金属が充填された熱伝導路と、

前記基板の裏面側で前記熱伝導路と熱的に接続される放熱用パターンとが設けられ、

前記フリップチップには、前記熱伝導路と接続するための熱伝導用バンパが設けられていることを特徴とするフリップチップの接続構造。

【請求項4】 前記基板の表面には、前記熱伝導路に接続されるパッドが設けられており、

前記パッドを介して前記熱伝導路と前記熱伝導用バンパとが接続されていることを特徴とする請求項3記載のフリップチップの接続構造。

## 【発明の詳細な説明】

## 【0001】

【産業上の利用分野】本発明は、所定の配線パターンが形成された基板と、配線パターンと接続するためのバンパが形成されたフリップチップとの接続構造に関するものである。

## 【0002】

【従来の技術】半導体装置をプリント配線板上に実装するには、半導体装置から延出するリードをプリント配線板のスルーホールに挿入したり、リードとプリント配線板上に形成された配線パターンとを面接触させ、それぞれはんだ付け等により固定している。また、薄型化に対応するために、ベア状の半導体素子にバンパが形成されたフリップチップを基板の表面に実装することも行われている。

【0003】ここで、従来のフリップチップと基板との接続構造を図5の概略断面図に基づいて説明する。すなわち、この接続構造は、ベア状の半導体素子10にはんだ等のバンパ11が形成されたフリップチップ1を、所定の配線パターン21が形成された基板2の表面に実装

するものであり、バンパ11と配線パターン21とを接触させた状態でリフロー等によりバンパ11を溶融させて接続が成されている。また、フリップチップ1と基板2との間には、半導体素子10やバンパ11の接続部分等の保護のための樹脂4が塗布されている。

## 【0004】

【発明が解決しようとする課題】このようなフリップチップの接続構造において、半導体素子から発生する熱は主として半導体素子の上面から外部に放出されることになるが、半導体素子の大型化にともない、ここからの放熱だけでは不十分となる。すなわち、半導体素子の放熱量が増えると、外部に放出しきれない熱がフリップチップと基板との間の樹脂に蓄積されてしまい、温度上昇による半導体素子の特性劣化を招くことになる。そこで、半導体素子の上面に放熱板を設けて放熱効果を高めることも考えられるが、放熱板を取り付けることで全体の厚さが増してしまい、薄型化という目的に対して相反することになる。よって、本発明は薄型化を損なうことなく放熱効果の高いフリップチップの接続構造を提供することを目的とする。

## 【0005】

【課題を解決するための手段】本発明は、このような課題を解決するために成されたフリップチップの接続構造である。すなわち、この接続構造は、配線パターンが設けられた基板にバンパを介してフリップチップを接続するものであり、フリップチップの位置に対応する基板に穴を設け、この穴に金属を充填して熱伝導部材とし、この熱伝導部材の一端側をフリップチップと接触させ、他端側を基板の裏面側に露出させて放熱面としたものである。しかも、フリップチップが接続されていない基板の裏面側に放熱用パターンを設け、この放熱用パターンと熱伝導部材とを接続させた構造でもある。

【0006】また、基板に設けた貫通孔に金属を充填して熱伝導路を形成し、基板の裏面側にこの熱伝導路と接続する放熱用パターンを設け、さらにフリップチップには、熱伝導路と接続するための熱伝導用バンパを設けた接続構造である。また、このフリップチップが接続される基板の表面に、熱伝導路と接続されるパッドを設け、このパッドを介して熱伝導路と熱伝導用バンパとを接続する構造でもある。

## 【0007】

【作用】フリップチップの配置位置に対応する基板に

は、穴に金属が充填された熱伝導部材が設けられ、その一端側がフリップチップに接触し、また他端側が基板の裏面側に露出して放熱面となっているため、フリップチップから発生した熱がこの熱伝導部材に伝わり、基板の裏面側から外部に放出されることになる。すなわち、フリップチップを構成する半導体素子の上面側と下面側とから放熱できることになる。しかし、フリップチップが接続されていない基板の裏面に放熱用パターンを設け、

熱伝導部材と接続することでより放熱効果が高まることになる。

【0008】また、基板の貫通孔に金属を充填して設けた熱伝導路と、フリップチップが接続されない基板の裏面に設けた放熱用パターンとを接触させ、この熱伝導路とフリップチップに設けた熱伝導用パンプとを接続することで、半導体素子下面の所望の位置から熱を放出できることになる。さらに、フリップチップの熱伝導用パンプと基板の熱伝導路とをパッドを介して接続することで、熱伝導用パンプの高さを他のパンプとほぼ等しくでき、容易で確実な接続ができるようになる。

【0009】

【実施例】以下に、本発明のフリップチップの接続構造の実施例を図に基づいて説明する。図1は、本発明のフリップチップの接続構造を説明する概略断面図である。すなわち、この接続構造は、配線パターン21が設けられた基板2の表面に所定高さのバンプ11を介してフリップチップ1を接続するものであり、例えば、半導体素子10に設けられたんだ等のバンプ11と基板2表面の配線パターン21とをリフロー等により接続して、フリップチップ1を電氣的、および機械的に接続している。

【0010】このフリップチップ1が配置される基板2には穴31が設けられており、この穴31に銅やアルミ等から成る金属32が充填されて成る熱伝導部材3が配置されている。しかも、この熱伝導部材3の一端側がフリップチップ1を構成する半導体素子10の下面に接触し、他端側が基板2の裏面側に露出して放熱面3aとなっている。このため、半導体素子10から発生した熱は、半導体素子10の上面から放出されるとともに、図中矢印のように半導体素子10の下面から熱伝導部材3に伝わり、基板2の裏面側の放熱面3aから外部に放出されることになる。

【0011】基板2に熱伝導部材3を形成するには、先ず、接続されるフリップチップ1の下方の基板2に穴31を開け、この穴31に金属32を金属板挿入やめっき等により充填する。そして、この金属32を基板2の表面からわずかに突出させる。すなわち、接続するフリップチップ1の半導体素子10と基板2の表面との隙間に応じた高さだけ突出させる。このような基板2にフリップチップ1を接続するには、先ず、基板2表面の所定位置にフリップチップ1を位置合わせし、フリップチップ1のバンプ11と基板2の配線パターン21とを接触させる。この状態で、加熱器やリフロー炉を用いてバンプ11と配線パターン21とを接合するとともに、半導体素子10の下面と熱伝導部材3とを接触させて熱的接続を行う。また、必要に応じて半導体素子10と基板2との間に封止材4を充填し、半導体素子10やバンプ11の接続部分等を保護する。

【0012】また、図2の概略断面図に示す接続構造

は、基板2の裏面側に放熱用パターン5を形成して、熱伝導部材3と接続したものである。すなわち、フリップチップ1と基板2とをバンプ11を介して接続した状態で半導体素子10の下面と熱伝導部材3とが接触しており、基板2の裏面側に広く形成された放熱用パターン5と熱伝導部材3とが接続している。放熱用パターン5は、配線パターン21と同様に形成されるものであり、基板2の裏面に沿って延出されている。このため、半導体素子10から発生した熱は、図中矢印に示すように半導体素子10の下面から熱伝導部材3を介して放熱用パターン5に伝わり、効率的に外部に放出されることになる。

【0013】次に、図3、図4に基づいて、他のフリップチップの接続構造を説明する。先ず、図3の部分断面図に示す接続構造は、フリップチップ1の位置に対応する基板2に貫通孔22aが設けられ、この貫通孔22a内に金属32が充填されて成る熱伝導路22が形成されている。熱伝導路22は、フリップチップ1の下方の所望の位置に配置されており、フリップチップ1の設計パターンに応じて設ければよく、また複数箇所に設けてもよい。しかも、この熱伝導路22は基板2の裏面側に設けられた放熱用パターン5と接続されている。

【0014】この基板2に接続するフリップチップ1には配線パターン21と接続するためのバンプ11の他に、熱伝導路22と接続するための熱伝導用バンプ12が設けられている。つまり、熱伝導路22に対応する位置のフリップチップ1に熱伝導用バンプ12が設けられており、接続用のバンプ11を配線パターン21に接続すると同時に、この熱伝導用バンプ12と熱伝導路22とを接続する。

【0015】これにより、半導体素子10から発生した熱は、熱伝導用バンプ12を介して熱伝導路22に伝わり、熱伝導路22と接続する放熱用パターン5から外部に放出されることになる。熱伝導路22は細長状のもので形成が容易であり、フリップチップ1のうち特に放熱を要する部分に設けることができる。

【0016】また、図4に示す接続構造では、基板2の表面に熱伝導路22と接続されるパッド23が形成されており、このパッド23を介して熱伝導路22と熱伝導用バンプ12とが接続されるものである。すなわち、このパッド23を配線パターン21と同様に形成することで、配線パターン21とパッド23との高さがほぼ等しくなる。このため、バンプ11による配線パターン21との接続高さと、熱伝導用バンプ12によるパッド23との接続高さとを揃えることができ、フリップチップ1の接続と基板2との接続、およびフリップチップ1と熱伝導路22との熱的接続を容易に行える。

【0017】また、パッド23を介して熱伝導路22と熱伝導用バンプ12とを接続しているため、熱伝導用バンプ12との確実な熱的接続が得られることになる。こ

(4)

6

れにより、半導体系子10から発生した熱は、半導体系子10の上面から放出されるとともに、半導体系子10の下面の熱伝導用パンプ12、パッド23、および熱伝導路22を介して放熱用パターン5から外部に放出される。

【0018】なお、いずれの接続構造においても、フリップチップ1の bumps 11と基板2の配線パターン21とをリフロー等により接続することで、同時に熱伝導用パンプ12と熱伝導路22とを熱的に接続できる。これにより、半導体系子10の上面からの放熱の他、半導体系子10の下面からも熱を伝えて外部に放出できるようになる。

【0019】

【発明の効果】以上説明したように、本発明のフリップチップの接続構造によれば次のような効果がある。すなわち、半導体系子の下面に熱伝導部材や熱伝導路を接触させ、基板の裏面からも熱を放出できるため、半導体系子の全体的な放熱効果を高めることが可能となる。このため、発熱量の多い半導体系子を用いた場合であっても、半導体系子の上面に放熱板等を設けなくても効率良く放熱を行えらるとともに、フリップチップの接続構造における薄型化を達成できることになる。

【図面の簡単な説明】

【図1】本発明のフリップチップの接続構造を説明する概略断面図である。

【図2】他の例を説明する概略断面図である。

【図3】他の接続構造を説明する部分断面図（その1）である。

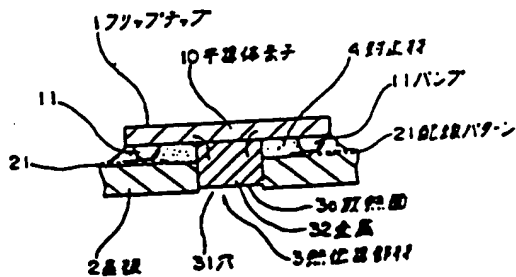
【図4】他の接続構造を説明する部分断面図（その2）である。

【図5】従来例を説明する概略断面図である。

【符号の説明】

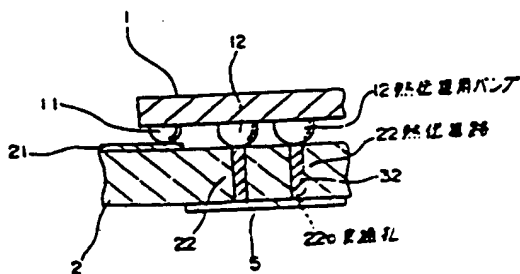
- 1 フリップチップ
- 2 基板
- 3 熱伝導部材
- 3a 放熱面
- 4 封止材
- 5 放熱用パターン
- 10 半導体系子
- 11 bumps
- 12 熱伝導用パンプ
- 21 配線パターン
- 22 熱伝導路
- 23 パッド
- 31 穴
- 32 金属

【図1】



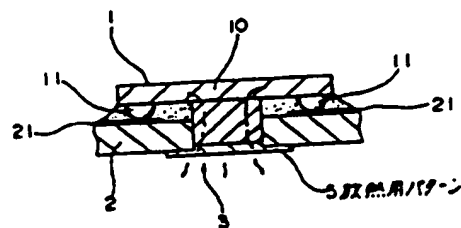
本発明を説明する概略断面図

【図3】



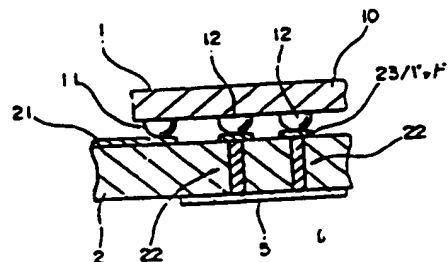
他の構造を説明する部分断面図(その1)

【図2】



他の例を説明する概略断面図

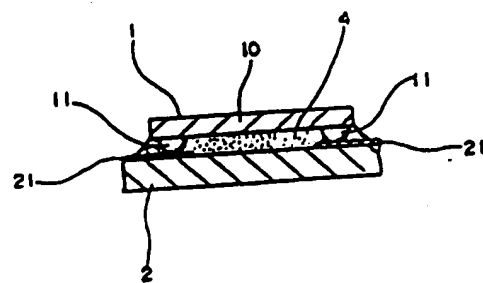
【図4】



他の構造を説明する部分断面図(その2)

(5)

(圖5)



從左切2說明形體略剖面圖

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**